

İTÜ
LİSANSÜSTÜ DERS KATALOG FORMU
(Graduate Course Catalogue Form)

Dersin Adı		Course Name		
İleri Analog Tümdevre Tasarımı		Advanced Analog Integrated Circuit Design		
Kodu (Code)	Yarıyıl (Semester)	Kredisi (Local Credits)	AKTS Kredisi (ECTS Credits)	Ders Seviyesi (Course Level)
ELE512	Bahar (Spring)	3	7.5	YL (M.Sc)
Lisansüstü Program (Graduate Program)	Elektronik Mühendisliği (Electronics Engineering)			
Dersin Türü (Course Type)	Zorunlu (Compulsory)	Dersin Dili (Course Language)	Türkçe (Turkish)	
Dersin İçeriği (Course Description) <i>30-60 kelime arası</i>	Temel bağıntılar. Temel MOS yapıtaşları: Diyot bağlı MOS tranzistor, akım kaynakları, referans gerilimi üreteçleri. Kuvvetlendirici katları. CMOS işlemsel kuvvetlendiriciler. CMOS OTA tasarımı. CMOS akım taşıyıcı. CMOS analog çarpma devresi tasarımı. CMOS osilatör devreleri: s-C osilatörleri, CMOS dolup-boşalmalı osilatörler, CMOS OTA-C osilatörler, Akım taşıyıcı RC osilatörleri. Analog işaret işleme: s-C süzgeçleri, CMOS OTA-C aktif süzgeçleri, akım taşıyıcı ile gerçekleştirilen aktif süzgeç yapıları. Eşikaltı bölgesinde çalışan analog yapı blokları. Basic relations characterizing MOS behaviour. Basic MOS subcircuits: Diode connection, current sources, reference voltage sources, Amplifier stages, CMOS operational amplifiers, CMOS OTA design, CMOS current conveyors, Design of CMOS analog multipliers. Design of CMOS oscillators: s-C oscillators, CMOS relaxation oscillators, CMOS OTA-C oscillators, current-conveyor based RC oscillators. Analogue signal processing: s-C filters, CMOS OTA-C active filters, current-conveyor based RC filters. Analog circuit blocks for subthreshold operation			
Dersin Amacı (Course Objectives) <i>Maddeler halinde 2-5 adet</i>	1) Devre ve sistem bazında bilgi işlem ve iletişim sistemlerinde kullanılan analog düzenleri öğrenme 2) CMOS teknolojisi ile transistor düzeyinde temel analog devrelerin tasarlanması 3) Yüksek başarımli CMOS İşlemsel Kuvvetlendirici, OTA, CCII, Analog çarpma devresi vb. blokların tasarımı 4) Eşikaltı devre bloklarının tasarımı 5) Analog sistemlerin tasarımı 1) Examining of analog blocks used in information and communication systems 2) Design aspects of CMOS analog circuits 3) Design of high performance CMOS OPAMPS, OTAs, CCIIs, Analog Multipliers etc. 4) Design of subthreshold circuits 5) Design of analog systems			
Dersin Öğrenme Çıktıları (Course Learning Outcomes) <i>Maddeler halinde 4-9 adet</i>	Bu dersi başarıyla tamamlayan yüksek lisans/doktora öğrencileri aşağıdaki konularda bilgi, beceri ve yetkinlik kazanırlar; 1) Analog devre bloklarını hangi sistemlerde kullanılacağını bilirler. 2) CMOS analog devrelerin hem analizini hem de tasarımını yapabilirler. 3) Yüksek başarımli CMOS İşlemsel Kuvvetlendirici, OTA, CCII, Analog çarpma devresi vb. blokların tasarımını gerçekleştirebilirler. 4) Alt blokları kullanarak daha büyük analog sistemlerin tasarımını yapabilirler M.Sc./Ph.D. students who successfully pass this course gain knowledge, skill and competency in the following subjects; 1) Knowledge of how to use the basic building blocks in analog system design 2) Performing analysis and design of CMOS analog circuits 3) Performing the design of high performance analog building blocks such as OPAMPS, OTAs, CCIIs, analog multipliers etc. 4) Performing the design of larger analog systems using the basic building blocks.			

Kaynaklar (References) <i>En önemli 5 adedini belirtiniz</i>	Allen, P.E. ve Holberg, D.R. (2002) CMOS analog circuit design (Second Edition). Oxford University Press, New York Oxford. Gray, P. R., Hurst, P. J., Lewis, S. H., Meyer, R. G. (2001). Analysis and design of analog integrated circuits. John Wiley & Sons, Inc. Kuntman, H. H. (1997). Analog MOS Tümdüvire Tekniđi (Ders Kitabı). İTÜ Kütüphanesi, Sayı 1587. Razavi, B. (2000). Design of Analog CMOS Integrated Circuits, Mc Graw-Hill. Sansen, W. M. C. (2006). Analog Design Essentials. Springer, The Netherlands.		
Ödevler ve Projeler (Homework & Projects)	Dönem içinde 4 ödev 4 Homeworks		
Laboratuvar Uygulamaları (Laboratory Work)	- -		
Bilgisayar Kullanımı (Computer Use)	SPICE benzetimi SPICE simulations		
Diđer Uygulamalar (Other Activities)	Seminer Sunumu Seminar Presentations		
Başarı Deđerlendirme Sistemi (Assessment Criteria)	Faaliyetler (Activities)	Adedi* (Quantity)	Deđerlendirmedeki Katkısı, % (Effects on Grading, %)
	Yıl İçi Sınavları (Midterm Exams)	1	%15
	Kısa Sınavlar (Quizzes)	-	-
	Ödevler (Homework)	4	%20
	Projeler (Projects)	-	
	Dönem Ödevi/Projesi (Term Paper/Project)	-	
	Laboratuvar Uygulaması (Laboratory Work)	-	
	Diđer Uygulamalar (Other Activities)	2	%15
	Final Sınavı (Final Exam)	1	%50

*Yukarıda Belirtilen Sayılar Minimum Olup Yerine Getirilmesi Zorunludur.

Ders Planı

Hafta	Konular	Dersin Çıktıları
1	Temel bağıntılar	1, 2
2	Temel MOS yapıtaşları	1, 2
3	Kuvvetlendirici katları	1, 2, 3
4	CMOS işlemsel kuvvetlendiriciler	1, 2, 3
5	Yüksek başarılı CMOS işlemsel kuvvetlendiriciler	1, 2, 3
6	CMOS OTA tasarımı	1, 2, 3
7	Yüksek başarılı CMOS OTA tasarımı, çift çıkışlı OTA yapıları (DOTA)	1, 2, 3
8	CMOS akım taşıyıcı yapıları (CCII)	1, 2, 3
9	Yüksek başarılı akım taşıyıcı yapıları (DCCII, DVCCII, FDCCII)	1, 2, 3
10	CMOS analog çarpma devreleri	1, 2, 3
11	CMOS osilatör devreleri	1, 2, 3
12	Analog işaret işleme: sC süzgeçleri	1, 2, 3,4
13	Analog işaret işleme: OTA, DOTA, CCII tabanlı süzgeç yapıları	1, 2, 3,4
14	Eşikaltı bölgesinde çalışan CMOS analog yapı blokları	1, 2, 3,4

Course Plan

Weeks	Topics	Course Outcomes
1	Basic relations characterizing MOS behaviour	1, 2
2	Basic MOS subcircuits	1, 2
3	Amplifier stages	1, 2, 3
4	CMOS operational amplifiers	1, 2, 3
5	High performance CMOS operational amplifiers	1, 2, 3
6	CMOS OTA design	1, 2, 3
7	High performance CMOS OTA design, dual output OTA structures (DOTA)	1, 2, 3
8	CMOS current conveyors (CCII)	1, 2, 3
9	High performance CMOS current conveyors (DCCII, DVCCII, FDCCII)	1, 2, 3
10	Design of CMOS analog multipliers	1, 2, 3
11	Design of CMOS oscillators	1, 2, 3
12	Analog signal processing: sC filters	1, 2, 3,4
13	Analog signal processing: OTA, DOTA, CCII based filters	1, 2, 3,4
14	Analog circuit blocks for subthreshold operation	1, 2, 3,4

NOT-1: Ders planı, sadece hafta bazında işlenen ders konularını içermeli, ara ve kısa sınavlar ders planlarına yazılmamalıdır.

Dersin Elektronik Mühendisliği Yüksek Lisans Programıyla İlişkisi

	Programın mezuna kazandıracığı bilgi, beceri ve yetkinlikler (programa ait çıktılar)	Katkı Seviyesi		
		1	2	3
i.	Elektronik Mühendisliği alanında bilgilerini uzmanlık düzeyinde geliştirebilme ve bu bilgileri kullanarak, sorunları çözümlenebilme ve yeni bilgiler üretebilme (<i>bilgi ve beceri</i>).			X
ii.	Elektronik Mühendisliği'nin ilişkili olduğu disiplinler arası etkileşimi kavrayabilme, edindiği bilgileri farklı disiplin alanlarından gelen bilgilerle bütünleştirerek yorumlayabilme ve yeni bilgiler oluşturabilme (<i>beceri</i>).			X
iii.	Elektronik Mühendisliği ile ilgili uzmanlık gerektiren sorunların çözümünü için yeni stratejik yaklaşımlar geliştirebilme ve sorumluluk alarak çözüm üretebilme ve gerektiğinde liderlik yapabilme (<i>Bağımsız Çalışabilme ve Sorumluluk Alabilme Yetkinliği</i>).			X
iv.	Elektronik Mühendisliği'nde edindiği uzmanlık düzeyindeki bilgi ve becerileri eleştirel bir yaklaşımla değerlendirebilme (<i>Öğrenme Yetkinliği</i>).			X
v.	Elektronik Mühendisliği'ndeki güncel gelişmeleri ve kendi çalışmalarını ulusal veya uluslararası gruplara, yazılı, sözlü ve görsel olarak sistemli biçimde aktarabilme (<i>İletişim ve Sosyal Yetkinlik</i>).		X	
vi.	İngilizce kullanarak sözlü ve yazılı iletişim kurabilmek (<i>İletişim ve Sosyal Yetkinlik</i>).	X		
vii.	Bilgisayar yazılımı ve iletişim teknolojilerini yüksek düzeyde kullanabilme (<i>İletişim ve Sosyal Yetkinlik</i>).			X
viii.	Elektronik Mühendisliği ile ilgili verilerin toplanması, yorumlanması, uygulanması ve duyurulması aşamalarında toplumsal, bilimsel, kültürel ve etik değerleri gözeterek denetleyebilme ve bu değerleri öğretebilme (<i>Alana Özgü Yetkinlik</i>).		X	
ix.	Elektronik Mühendisliği ile ilgili konularda uygulama planları geliştirebilme ve elde edilen sonuçları, kalite süreçleri çerçevesinde değerlendirebilme (<i>Alana Özgü Yetkinlik</i>).	X		
x.	Sosyal ilişkileri ve bu ilişkileri yönlendiren normları eleştirel bir bakış açısı ile inceleyebilme, geliştirebilme ve gerektiğinde değiştirmek üzere harekete geçebilme (<i>İletişim ve Sosyal Yetkinlik</i>).			

1: Az, 2. Kısmi, 3. Tam

Relationship between the Course and Electronics Engineering M.Sc. Program

	Program Outcomes	Level of Contribution		
		1	2	3
i.	Develop knowledge in the field of Electronics Engineering at the level of expertise and use this information to analyze problems and produce new information (<i>Knowledge and skill</i>)			X
ii.	Demonstration of intellectual capacity for multidisciplinary interaction related to Electronics Engineering, and construction of new information based on the integration of prior knowledge (<i>Skill</i>)			X
iii.	Developing new strategic approaches to solve problems in Electronics Engineering requiring relevant expertise, producing solutions by taking responsibility and showing leadership (<i>Competence to work independently and take responsibility</i>)			X
iv.	Critical evaluation of acquired expertise-level knowledge and skills in the field of Electronics Engineering (<i>Learning competence</i>)			X
v.	Systematic communication of current developments and own studies in the field of Electronic Engineering to national and international audience in written, oral or visual format (<i>Communication and social competency</i>)		X	
vi.	Demonstration of oral and written communication using the English language (<i>Communication and social competency</i>)	X		
vii.	High-level of competence in information and communication technologies (<i>Communication and social competency</i>)			X
viii.	Consideration of social, scientific, cultural and ethical values and the ability to teach these values to others during the collection, interpretation, practice and publication of Electronics Engineering related data (<i>Area-specific competency</i>)		X	
ix.	Development of implementation plans in the field of Electronics Engineering and their evaluation within the frame of quality assurance (<i>Area-specific competency</i>)	X		
x.	Analyze social relationships and the norms that steer them using critical thinking, and act to develop and change them if necessary (<i>Communication and social competency</i>).			

1: Little, 2. Partial, 3. Full

NOT-2: Ders ile ilgisi olmayan çıktılar boş bırakılması gerekmektedir.

Düzenleyen (Prepared by) H. Hakan Kuntman	Tarih (Date) 21.06.2011	İmza (Signature)
---	-----------------------------------	-------------------------